

表三九六之二十六 單晶矽及多晶矽模組之電壓修正係數

周溫(°C)	周溫低於 25°C (77°F) 之修正係數 ^註	周溫 (°F)
24 - 20	1.02	76 - 68
19 - 15	1.04	67 - 59
14 - 10	1.06	58 - 50
9 - 5	1.08	49 - 41
4 - 0	1.10	40 - 32
-1 - -5	1.12	31 - 23
-6 - -10	1.14	22 - 14
-11 - -15	1.16	13 - 5
-16 - -20	1.18	4 - -4
-21 - -25	1.20	-5 - -13
-26 - -30	1.21	-14 - -22
-31 - -35	1.23	-23 - -31
-36 - -40	1.25	-32 - -40

註：以表所列修正係數乘以額定開路電壓。